

⑨ 日本国特許庁 (JP)

⑩ 実用新案出願公開

⑪ 公開実用新案公報 (U)

昭59—39529

⑫ Int. Cl.<sup>3</sup>

識別記号

庁内整理番号

⑬ 公開 昭和59年(1984)3月13日

H 03 G 5/02

6964—5 J

H 03 H 11/04

7328—5 J

審査請求 未請求

(全 2 頁)

⑭ 周波数特性調整回路

番地日本ビクター株式会社内

⑮ 出 願 人 日本ビクター株式会社

横浜市神奈川区守屋町3丁目12

⑯ 実 願 昭57—135595

番地

⑰ 出 願 昭57(1982)9月7日

⑱ 代 理 人 弁理士 伊東忠彦

⑲ 考 案 者 朝原周一

横浜市神奈川区守屋町3丁目12

⑳ 実用新案登録請求の範囲

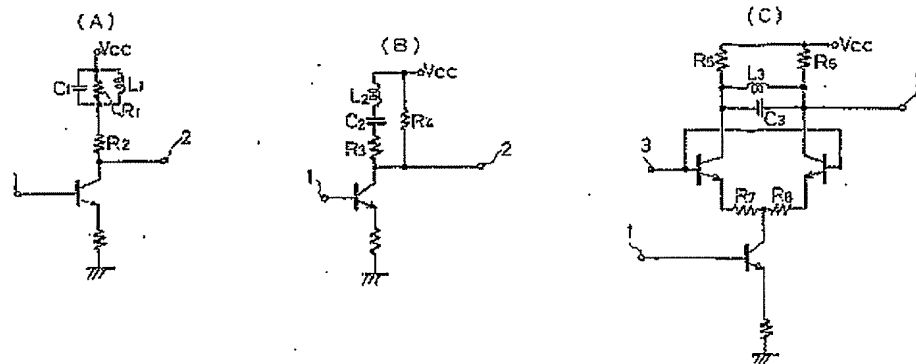
図面の簡単な説明

直列又は並列に接続されたコイルとコンデンサとの回路部と該回路部と並列に設けられ該回路部と共に共振回路を構成する可変抵抗と、該回路部と該可変抵抗とに夫々異なった比で入力信号を供給する回路とよりなり、該可変抵抗の抵抗値を変化させて共振回路のQのみを変化させて周波数特性を調整する周波数特性調整回路。

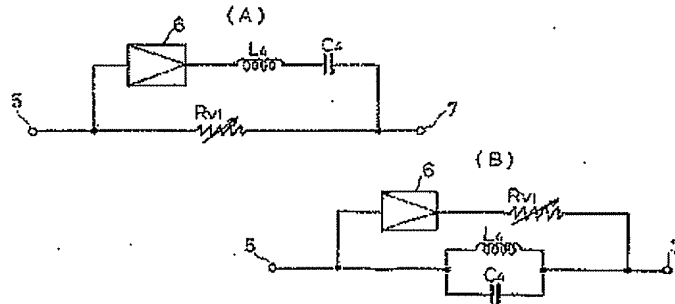
第1図A～Cは従来の周波数特性調整回路の各例の回路図、第2図A、Bは本考案回路の各実施例の概略回路図、第3図A、B、第4図A、Bは第2図A、Bを示す回路の具体的な回路図である。

5…入力端子、6…増幅器、7…出力端子、8…電源端子、C<sub>1</sub>…コンデンサ、L<sub>1</sub>…コイル、R<sub>V</sub>…可変抵抗。

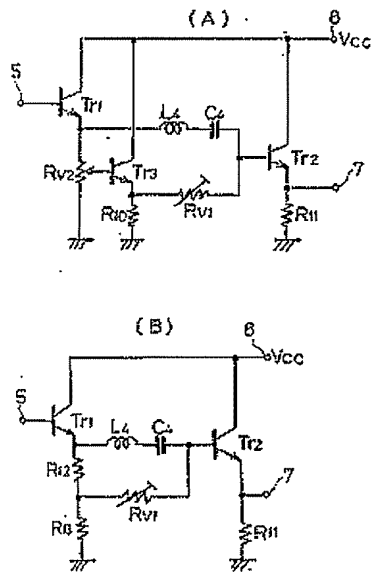
第1図



第2図



第3図



第4図

